



## Punta Lógica para Probar Circuitos Digitales EM4610 TESTECH

### Descripción

#### ESPECIFICACIONES

<b>MODELO</b>	EM4610
<b>TIPO</b>	Punta Lógica
<b>CIRCUITOS DIGITALES</b>	TTL/LSI y CMOS/MOS
<b>ENTRADA MÁXIMA DE FRECUENCIA</b>	25 MHz
<b>ESTADO ALTO «1»</b>	TTL: > 2.3V +/-0.2Vdc, HI (rojo) encendido CMOS. > 70%Vcc +/-10%, HI (rojo) encendido
<b>ESTADO BAJO «0»</b>	TTL: < 0.8V +/-0.2Vdc, LO (verde) apagado CMOS. < 30%Vcc +/-10%, LO (verde) apagado
<b>ONDA CUADRADA</b>	< 200Hz, HI y LO oscila al ritmo de la frecuencia > 200Hz
<b>PULSO CORTO ALTO</b>	TTL: > 2.3V +/-0.2Vdc CMOS. > 70%Vcc +/-10%
<b>PULSO CORTO BAJO</b>	TTL: < 0.8V +/-0.2Vdc CMOS. < 30%Vcc +/-10%